

**Экзамен по курсу «Архитектура современных малых и средних ЭВМ».**  
**Вариант 1.**

ФИО: \_\_\_\_\_

1. Принцип работы реле, вакуумных ламп, транзисторов.
2. Каковы функции процессора, чипсета?
3. Организация декодера команда процессора в случае использования инструкций переменной длины.
4. Организация 6T SRAM. Особенности использования SRAM.
5. Интерфейс USB. Иерархия устройств, адресация. Иерархия протоколов.
6. Ethernet. Предназначение, функциональные возможности. Проблемы.