

Экзамен по курсу «Архитектура современных малых и средних ЭВМ».
Вариант 2.

ФИО: _____

1. Показать, как строятся логические операции (and, or, not) из реле.
2. Общая структура процессора.
3. Организация ячейки DRAM. Особенности использования ячейки DRAM.
4. Интерфейс I2C как пример низкоскоростного последовательного интерфейса. Предназначение, область применения. Функциональные возможности. Технические характеристики.
5. DMI, SMBIOS. Предназначение, предоставляемые возможности.
6. InfiniBand. Предназначение, функциональные возможности. Структура и организация сети IB. Организация передачи данных между хостами с IB.