

Экзамен по курсу «Архитектура современных малых и средних ЭВМ».
Вариант 5.

ФИО: _____

1. Организация сумматора. Выполнение команд.

2. Принцип работы транзистора. Полевой транзистор.

3. Страничная организация памяти. MMU. Таблицы страниц: назначение, организация хранения данных. TLB.

4. Интерфейс DCR как пример параллельного интерфейса. Предназначение, область применения. Функциональные возможности. Технические характеристики.

5. SCSI. Предназначение, функциональные возможности. SPI, технические характеристики.

6. Plug&Play, ESCD. Процесс переназначения ресурсов при изменении состава оборудования.